

РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы

№ 2017630091

**Приемо-передающий модуль для диапазона частот 23-25
ГГц в составе: маломощный усилитель, балансный
смеситель, умножитель частоты**

Правообладатель: **Федеральное государственное бюджетное
учреждение науки Институт сверхвысокочастотной
полупроводниковой электроники Российской академии наук
(ИСВЧПЭ РАН) (RU)**

Автор: **Федоров Юрий Владимирович (RU)**

Заявка № **2017630023**

Дата поступления **05 апреля 2017 г.**

Дата государственной регистрации в Реестре топологий
интегральных микросхем **30 мая 2017 г.**

Дата окончания срока действия исключительного права
30 мая 2027 г.

Руководитель Федеральной службы
по интеллектуальной собственности

Г.П. Ивлиев

